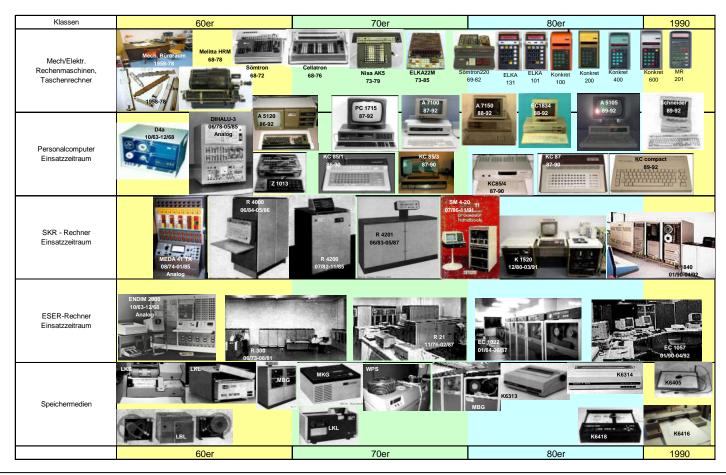
### **Grafisch aufbereitetes Fachkonzept**











## **Hardware-Entwicklungen**

Generation	Zeitraum	Bauelementebasis	Hauptspeichertyp	Datenträger	Operationsgeschwindigkeit der CPU (ZVE)	Kommunikation Mensch Maschine	Typischer Vertreter	Sonstige Angaben
1.	50er Jahre	Röhren, Kondensatoren, Relais	Elektromechanikrelais- speicher, Röhrenspeicher, Magnettrommel	Schalttafel, Lochstreifen, Lochkarte	bis 5000 Op/Sek	primitive Tastaturen, Schalter	D1 D2 Oprema ZRA1	Hoher Raumbedarf, Hohe Leistungsaufnahme, Maschinensprache
2.	Jahre 61-64	diskrete Bauelemente (Dioden, Transistoren, einfache integrierte Schaltkreise (SSI)	Magnettrommel, Ferritkernspeicher	Lochkarte, Magnetband, Plattenspeicher	bis 200000 Op/Sek	Schreibwerk, Bedienfeld mit Tasten	D4a R300	1/10 des Raumbedarfs der 1.Generation, Assemblersprachen
3.	Jahre 65-72	Hybridschaltkreise, intergrierte Schaltkreise (SSI, MSI)	Ferritkernspeicher, integrierte Speichertechnik	Magnetband, Winchesterplatten, Halbleiterspeicher	bis 2 Mio Op/Sek	Bildschirm und Tastatur, Bedienfeld mit Tasten	ESER R20 R21 R40 Familie K4000 PR1000 PR2000	flexible Peripherien, problemorientierte Programmiersprachen, höhere Computersprachen
4.	Jahre 72-89	Mikroprozessoren, Vielfachprozessoren (LSI, VLSI)	integrierte Speichertechnik	Winchesterplatten, Disketten, optische Platten	bis 100 Mio Op/Sek	Bildschirm, Tastatur, Maus, Lichtstift, erste Sprach- kommunikationen	K 1520-System, PC1715, AC7100, AC7150, EC1834, K1600, EC 1055, EC 1056, EC 1057	Miniaturisierung, vielfältige Rechnerkopplungsmöglic hkeiten (LAN, WAN, GAN), Makro-Sprachen
5.	ab 1990	Ultrahochintegrierte Schaltkreise (ULSI, VLSI), Neuentwicklungen (Bionikrechner)		Winchesterplatten, Disketten, CD- Roms, DVDs, Tieftemperaturspeich er	bis 10 Mrd Op/Sek	Multimediale Kommunikationen	Cyrix, Pentium, Pentium Pro, AMD, Celeron, Pentium III, Athlon, Duron, Apple G4, Pentium 4, Pentium-Xeon	KI - Sprachen (Künstliche Intelligenz)

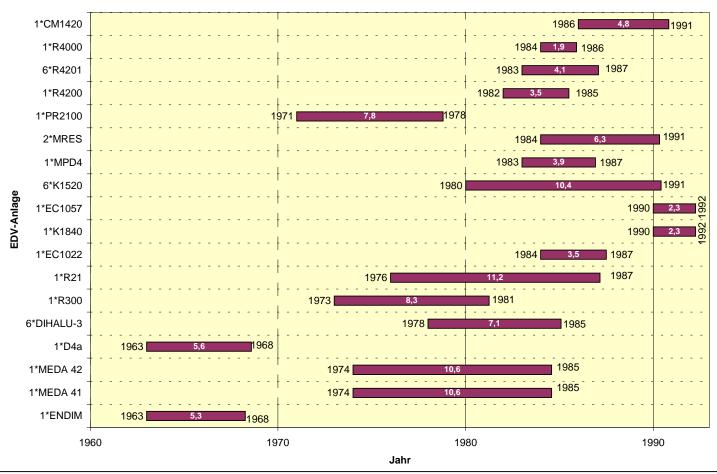








#### Einsatzzeitraum aller EDVAs in TH-Merseburg



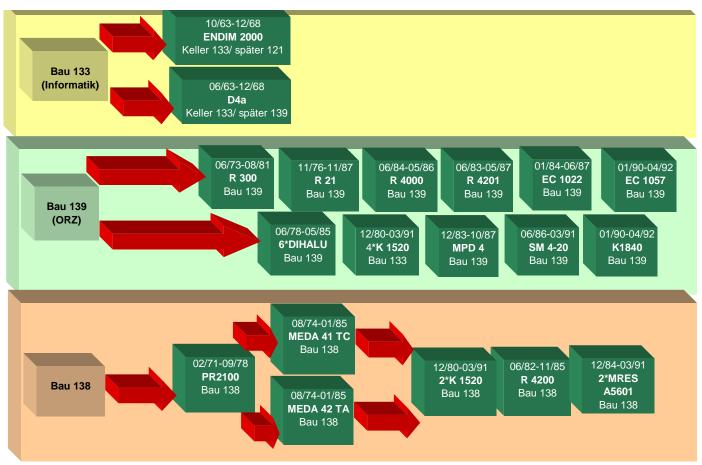








### **Einsatzorte von ESER und SKR**



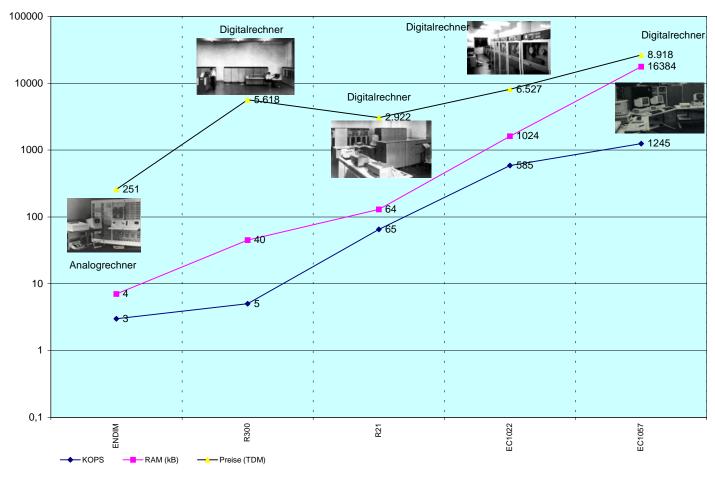








### **Entwicklungskurven Mainframe**



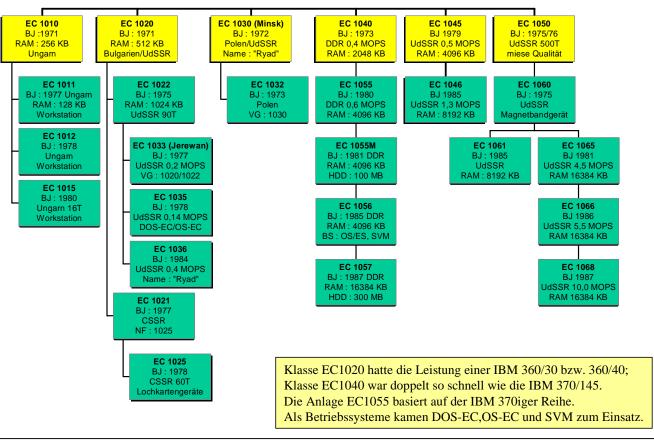








# ESER-Mainframe des Ostens im Überblick



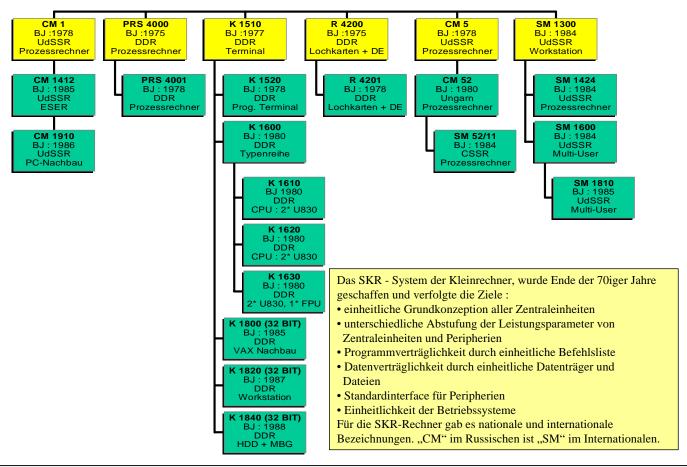








## SKR - "System der Kleinrechner" des Ostens im Überblick



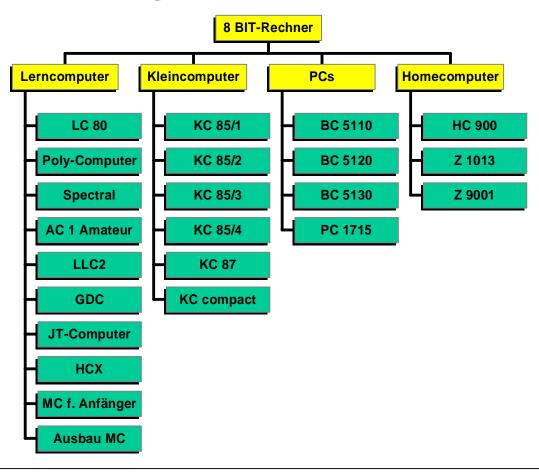








## 8 BIT-Computer des Ostens im Überblick



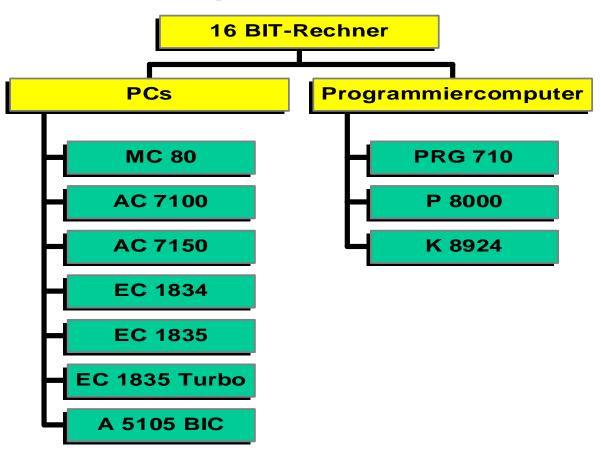








# 16 BIT-Computer des Ostens im Überblick

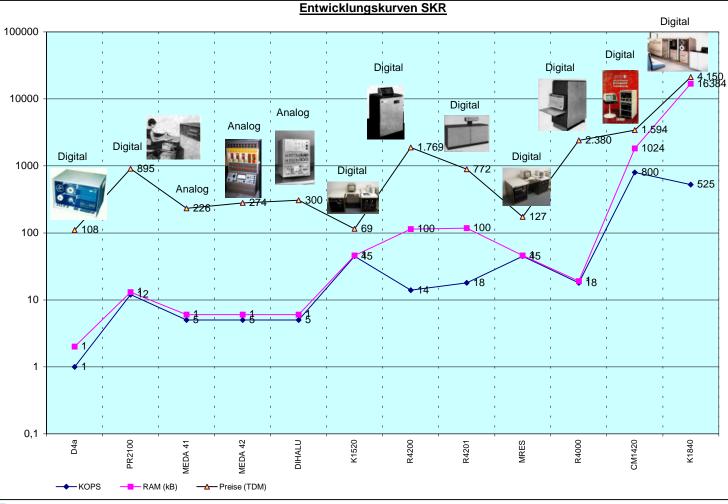




















#### Entwicklungskurven HCs, KCs u. PCs der TH-M

